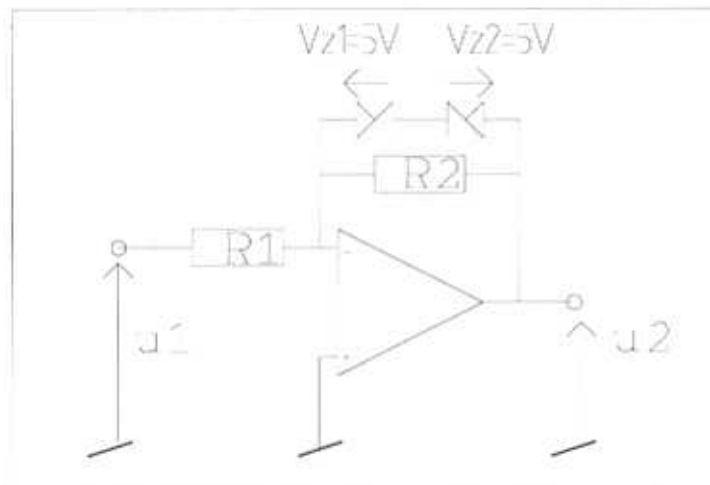


Contre réaction non linéaire.

Ecrêtage avec diodes zener.

On considère le montage de la figure suivante :



L'amplificateur opérationnel est considéré comme idéal.

On a $R1=10\text{ K}\Omega$ et $R2=5\text{ K}\Omega$.

Déterminer l'allure de $u2$ pour un signal d'entrée sinusoïdal :

- $u1 = 2\sin t$

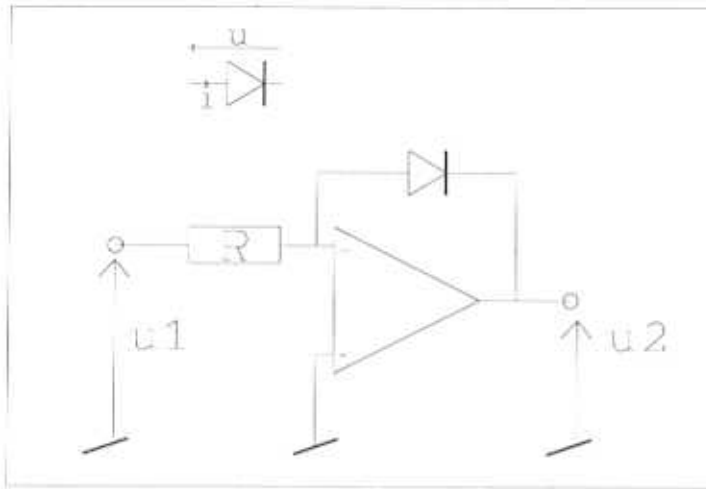
- $u1 = 15\sin t$

Représentez le résultat sur un graphique en justifiant les résultats.

Multiplicateur de tension.

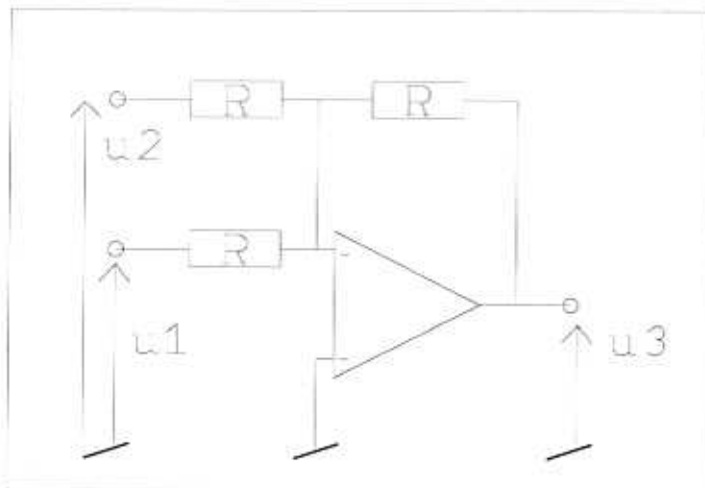
On considère que la caractéristique courant-tension d'une diode idéale est de la forme : $I = I_0 \exp(qv/kT)$ avec $q = 1,6 \cdot 10^{-19}\text{ C}$, $k = 1,38 \cdot 10^{-23}\text{ J.K}^{-1}$ (constante de Boltzmann), T température absolue en Kelvin et I_0 courant de fuite ($i_0 = 10^{-9}\text{ A}$).

On propose le circuit suivant :



- Exprimez la tension de sortie u_2 en fonction de u_1 sous la forme $u_2=f(u_1)$.
- Proposez et justifiez un montage réalisant la fonction inverse g telle que $g(u_2)=u_1$.
- Les expressions obtenues dans les deux cas sont elles correctes pour toute valeur de u à l'entrée du montage ?

On considère le montage suivant dans lequel l'amplificateur opérationnel fonctionne en régime linéaire. Donnez l'expression de u_3 en fonction de u_1 et u_2 :



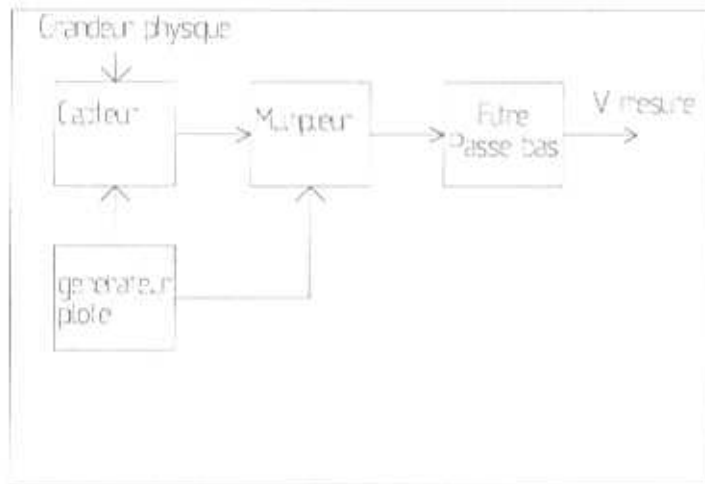
A l'aide des 3 montages précédents, proposez le schéma d'un multiplicateur analogique.

Application :

A l'aide de la formule $e^{iA} = \cos A + i \sin A$ démontrez que :

$$\cos A \cdot \cos B = \frac{\cos(A+B) + \cos(A-B)}{2}$$

On se propose d'étudier le montage suivant :

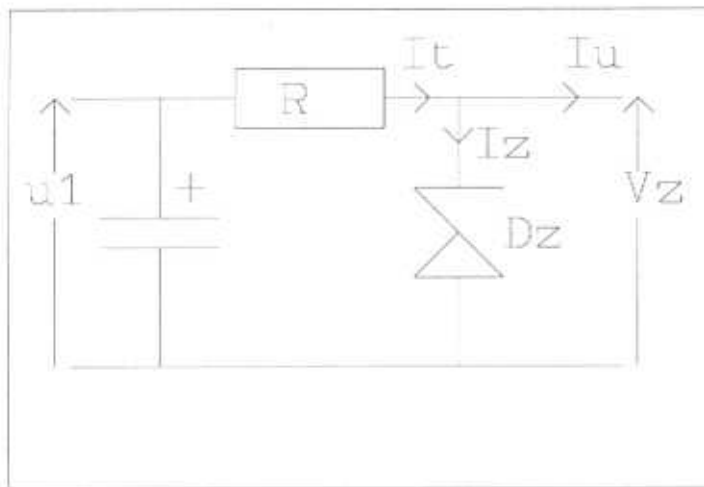


Un générateur pilote de pulsation ω et de phase θ module la sortie d'un capteur qui mesure une grandeur physique A continue. La sortie du générateur est de la forme $V_{ref} = B \cos(\omega t + \theta)$. Le signal délivré par le capteur est de la forme $V = A \cdot \cos(\omega t)$.

- Donnez l'expression du signal à la sortie du multiplieur.
- Donnez l'expression du signal à la sortie du multiplieur si un bruit $b(t)$ s'ajoute au signal délivré par le capteur.
- Que valent ces expressions si $\theta = n \cdot \pi$?
- Qu'obtient on à la sortie du filtre passe-bas dans le cas d'un filtre parfait ne laissant passer que les fréquences inférieures à $\frac{\omega}{2\pi}$?
- Proposez un schéma de filtre passe-bas du premier ordre. Donnez sa fonction de transfert.

Régulation de tension

On se propose de stabiliser la tension aux bornes d'une charge résistive à l'aide du montage suivant :



On sait que le courant maximum dans la charge est 25 mA. La tension d'entrée u_1 est de 15 Volts et on utilise une diode zener BZX85C12 (voir Data-sheet).

- Donnez une valeur de R qui permet de conserver une bonne régulation.
- Quelle condition doit vérifier l'impédance de la charge pour que la régulation reste bonne ?

Logique et informatique industrielle.

1. Dessinez une porte NAND. Donnez sa table de vérité
2. Dessinez une porte XOR. Donnez sa table de vérité.
3. Dessinez une bascule R/S et donnez sa table de vérité
4. Effectuez la conversion base 10 vers base 2 des nombres suivants puis donnez leur représentation en hexadécimal : 12, 128, 255, 15.
5. Qu'est ce qu'un octet.
6. Effectuez les opérations suivantes et donnez leur représentation en binaire :
 - (a) $27+22=$
 - (b) $27-22=$
7. Quelle est la représentation binaire du nombre \$F0 en complément à 1 ?
En complément à 2 ?
8. Quelle est la différence entre un microprocesseur et un microcontrôleur ?
9. Donnez la définition de RISC et CISC.
10. Donnez la définition de RAM et EPROM et expliquez la différence qu'il existe entre ces deux types de circuits.
11. Citez plusieurs modes d'adressage d'un microprocesseur.
12. Qu'est-ce que le vecteur reset ?
13. Qu'est-ce que le Code Condition Register ?

14. Qu'est-ce qu'une pile FIFO ?
15. Quelle est la différence entre un simulateur et un émulateur ?
16. Citez les deux types de caractères alphanumériques et donnez quelques exemples.
17. Qu'est-ce qu'un moteur d'inférence ?
18. Donnez la définition de l'acronyme FPGA et expliquez de quel type de circuit il s'agit.
19. Qu'est-ce qu'un compilateur ?

Zeners BZX85C3V3 - BZX85C100

Absolute Maximum Ratings * $T_A = 25^\circ\text{C}$ unless otherwise noted

Symbol	Parameter	Value	Units
P_D	Power Dissipation @ $T_L \leq 50^\circ\text{C}$, Lead Length = 3/8"	1.0	W
	Derate above 50°C	6.67	mW/ $^\circ\text{C}$
T_J, T_{STG}	Operating and Storage Temperature Range	-65 to +200	$^\circ\text{C}$

* These ratings are limiting values above which the serviceability of the diode may be impaired.

Tolerance = 5%



Electrical Characteristics $T_A = 25^\circ\text{C}$ unless otherwise noted

Device	Zener Voltage (Note 1)		Zener Impedance				Leakage Current	
	V_Z (Volts)		I_Z	$Z_Z @ I_Z$	$Z_{ZK} @ I_{ZK}$		$I_R @ V_R$	
	Min.	Max.	mA	()	()	(mA)	$\mu\text{A Max.}$	Volts
BZX85C3V3	3.1	3.5	80	20	400	1	60	1
BZX85C3V6	3.4	3.8	60	15	500	1	30	1
BZX85C3V9	3.7	4.1	60	15	500	1	5	1
BZX85C4V3	4.0	4.6	50	13	500	1	3	1
BZX85C4V7	4.4	5	45	13	600	1	3	1.5
BZX85C5V1	4.8	5.4	45	10	500	1	1	2
BZX85C5V6	5.2	6	45	7	400	1	1	2
BZX85C6V2	5.8	6.6	35	4	300	1	1	3
BZX85C6V8	6.4	7.2	35	3.5	300	1	1	4
BZX85C7V5	7.0	7.9	35	3	200	0.5	1	4.5
BZX85C8V2	7.7	8.7	25	5	200	0.5	1	5
BZX85C9V1	8.5	9.6	25	5	200	0.5	1	6.5
BZX85C10	9.4	10.6	25	7	200	0.5	0.5	7
BZX85C11	10.4	11.6	20	8	300	0.5	0.5	7.7
BZX85C12	11.4	12.7	20	9	350	0.5	0.5	8.4
BZX85C13	12.4	14.1	20	10	400	0.5	0.5	9.1
BZX85C15	13.8	15.6	15	15	500	0.5	0.5	10.5
BZX85C16	15.3	17.1	15	15	500	0.5	0.5	11
BZX85C18	16.8	19.1	15	20	500	0.5	0.5	12.5
BZX85C20	18.8	21.2	10	24	600	0.5	0.5	14
BZX85C22	20.8	23.3	10	25	600	0.5	0.5	15.5
BZX85C24	22.8	25.6	10	25	600	0.5	0.5	17
BZX85C27	25.1	28.9	8	30	750	0.25	0.5	19
BZX85C30	28	32	8	30	1000	0.25	0.5	21
BZX85C33	31	35	8	35	1000	0.25	0.5	23
BZX85C36	34	38	8	40	1000	0.25	0.5	25
BZX85C39	37	41	6	45	1000	0.25	0.5	27
BZX85C43	40	46	6	50	1000	0.25	0.5	30
BZX85C47	44	50	4	90	1500	0.25	0.5	33
BZX85C51	48	54	4	115	1500	0.25	0.5	36

Electrical Characteristics (Continued) $T_A = 25^\circ\text{C}$ unless otherwise noted

Device	Zener Voltage (Note 1)		Zener Impedance			Leakage Current		
	V_Z (Volts)		I_Z	$Z_Z @ I_Z$	$Z_{ZK} @ I_{ZK}$		$I_R @ V_R$	
	Min.	Max.	mA	()	()	(mA)	$\mu\text{A Max.}$	Volts
BZX85C56	52	60	4	120	2000	0.25	0.5	39
BZX85C62	58	66	4	125	2000	0.25	0.5	43
BZX85C68	64	72	4	130	2000	0.25	0.5	47
BZX85C75	70	80	4	150	2000	0.25	0.5	51
BZX85C82	77	87	2.7	200	3000	0.25	0.5	56
BZX85C91	85	96	2.7	250	3000	0.25	0.5	62
BZX85C100	96	106	2.7	350	3000	0.25	0.5	68

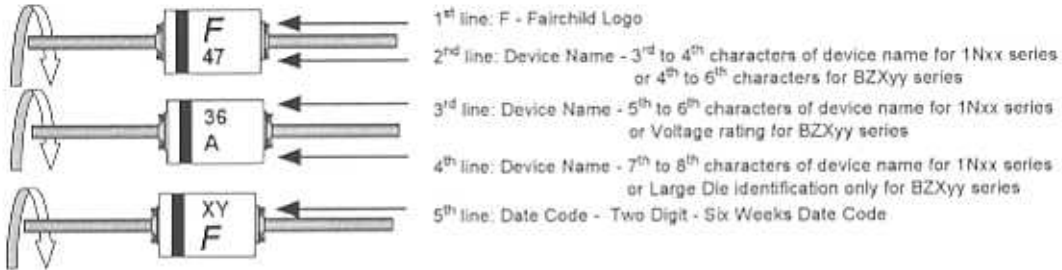
 V_F Forward Voltage = 1.2V Max @ $I_F = 200\text{mA}$
Notes:

 1. Zener Voltage (V_Z)

 The zener voltage is measured with the device junction in the thermal equilibrium at the lead temperature (T_L) at $30^\circ\text{C} \pm 1^\circ\text{C}$ and 3/8" lead length.

Top Mark Information

Device	Line 1	Line 2	Line 3	Line 4	Line 5
BZX85C3V3	LOGO	85C	3V3		XY
BZX85C3V6	LOGO	85C	3V6		XY
BZX85C3V9	LOGO	85C	3V9		XY
BZX85C4V3	LOGO	85C	4V3		XY
BZX85C4V7	LOGO	85C	4V7		XY
BZX85C5V1	LOGO	85C	5V1		XY
BZX85C5V6	LOGO	85C	5V6		XY
BZX85C6V2	LOGO	85C	6V2		XY
BZX85C6V8	LOGO	85C	6V8		XY
BZX85C7V5	LOGO	85C	7V5		XY
BZX85C8V2	LOGO	85C	8V2		XY
BZX85C9V1	LOGO	85C	9V1		XY
BZX85C10	LOGO	85C	10		XY
BZX85C11	LOGO	85C	11		XY
BZX85C12	LOGO	85C	12		XY
BZX85C13	LOGO	85C	13		XY
BZX85C15	LOGO	85C	15		XY
BZX85C16	LOGO	85C	16		XY
BZX85C18	LOGO	85C	18		XY
BZX85C20	LOGO	85C	20		XY
BZX85C22	LOGO	85C	22		XY
BZX85C24	LOGO	85C	24		XY
BZX85C27	LOGO	85C	27		XY
BZX85C30	LOGO	85C	30		XY
BZX85C33	LOGO	85C	33		XY
BZX85C36	LOGO	85C	36		XY
BZX85C39	LOGO	85C	39		XY
BZX85C43	LOGO	85C	43		XY
BZX85C47	LOGO	85C	47		XY
BZX85C51	LOGO	85C	51		XY
BZX85C56	LOGO	85C	56		XY
BZX85C62	LOGO	85C	62		XY
BZX85C68	LOGO	85C	68		XY
BZX85C75	LOGO	85C	75		XY
BZX85C82	LOGO	85C	82		XY
BZX85C91	LOGO	85C	91		XY
BZX85C100	LOGO	85C	100		XY

Top Mark Information (Continued)**General Requirements:**

1.0 Cathod Band

2.0 First Line: F - Fairchild Logo

3.0 Second Line: Device name - For 1Nxx series: 3rd to 4th characters of the device name.
For BZxx series: 4th to 6th characters of the device name.4.0 Third Line: Device name - For 1Nxx series: 5th to 6th characters of the device name.
For BZXyy series: Voltage rating5.0 Third Line: Device name - For 1Nxx series: 7th to 8th characters of the device name.
(the 8th character is the large die identification)
For BZXyy series: Large Die Identification character6.0 Fourth Line: Date Code - Two Digit - Six Weeks Date Code
Where: X represents the last digit of the calendar year
Y represents the Six weeks numeric code

7.0 Devices shall be marked as required in the device specification (PID or FSC Test Spec).

8.0 Maximum no. of marking lines: 5

9.0 Maximum no. of digits per line: 3

10.0 FSC logo must be 20 % taller than the alphanumeric marking and should occupy the 2 characters of the specified line.

11.0 Marking Font: Arial (Except FSC Logo)

12.0 First character of each marking line must be aligned vertically

TRADEMARKS

The following are registered and unregistered trademarks Fairchild Semiconductor owns or is authorized to use and is not intended to be an exhaustive list of all such trademarks.

ACEx™	FACT Quiet Series™	ImpliedDisconnect™	PACMAN™	SPM™
ActiveArray™	FAST®	ISOPLANAR™	POP™	Stealth™
Bottomless™	FASTr™	LittleFET™	Power247™	SuperFET™
CoolFET™	FPS™	MICROCOUPLER™	PowerSaver™	SuperSOT™-3
CROSSVOLT™	FRFET™	MicroFET™	PowerTrench®	SuperSOT™-6
DOME™	GlobalOptoisolator™	MicroPak™	QFET®	SuperSOT™-8
EcoSPARK™	GTO™	MICROWIRE™	QS™	SyncFET™
E ² CMOS™	HiSeC™	MSX™	QT Optoelectronics™	TinyLogic®
EnSigna™	PC™	MSXPro™	Quiet Series™	TINYOPTO™
FACT™	FLo™	OCX™	RapidConfigure™	TruTranslation™
Across the board. Around the world.™	OCXPro™	OCXPro™	RapidConnect™	UHC™
The Power Franchise®	OPTOLOGIC®	OPTOLOGIC®	SILENT SWITCHER®	UltraFET®
Programmable Active Droop™	OPTOPLANAR™	OPTOPLANAR™	SMART START™	VCX™

DISCLAIMER

FAIRCHILD SEMICONDUCTOR RESERVES THE RIGHT TO MAKE CHANGES WITHOUT FURTHER NOTICE TO ANY PRODUCTS HEREIN TO IMPROVE RELIABILITY, FUNCTION OR DESIGN. FAIRCHILD DOES NOT ASSUME ANY LIABILITY ARISING OUT OF THE APPLICATION OR USE OF ANY PRODUCT OR CIRCUIT DESCRIBED HEREIN; NEITHER DOES IT CONVEY ANY LICENSE UNDER ITS PATENT RIGHTS, NOR THE RIGHTS OF OTHERS.

LIFE SUPPORT POLICY

FAIRCHILD'S PRODUCTS ARE NOT AUTHORIZED FOR USE AS CRITICAL COMPONENTS IN LIFE SUPPORT DEVICES OR SYSTEMS WITHOUT THE EXPRESS WRITTEN APPROVAL OF FAIRCHILD SEMICONDUCTOR CORPORATION. As used herein:

1. Life support devices or systems are devices or systems which, (a) are intended for surgical implant into the body, or (b) support or sustain life, or (c) whose failure to perform when properly used in accordance with instructions for use provided in the labeling, can be reasonably expected to result in significant injury to the user.

2. A critical component is any component of a life support device or system whose failure to perform can be reasonably expected to cause the failure of the life support device or system, or to affect its safety or effectiveness.

PRODUCT STATUS DEFINITIONS

Definition of Terms

Datasheet Identification	Product Status	Definition
Advance Information	Formative or In Design	This datasheet contains the design specifications for product development. Specifications may change in any manner without notice.
Preliminary	First Production	This datasheet contains preliminary data, and supplementary data will be published at a later date. Fairchild Semiconductor reserves the right to make changes at any time without notice in order to improve design.
No Identification Needed	Full Production	This datasheet contains final specifications. Fairchild Semiconductor reserves the right to make changes at any time without notice in order to improve design.
Obsolete	Not In Production	This datasheet contains specifications on a product that has been discontinued by Fairchild semiconductor. The datasheet is printed for reference information only.